

DO-16 für imc CRONOS-SL (CRSL/DO-16)

16 digitale Ausgänge

Als Einschubmodul für den imc CRONOS *compact* oder als Konfigurationsmodul für imc CRONOS-SL stellt der DO-16 16 potentialgetrennte treiberfähige Steuersignale zur Verfügung. Die Zustände der Signale können über imc Online FAMOS aus einer rechnerischen Verknüpfung von Messkanälen gebildet werden oder mittels der Triggermaschine des imc CRONOS-SL/*compact* beeinflusst werden. Damit ist es mit einfachsten Mitteln möglich, Steuerfunktionen zu realisieren.

Übersicht der verfügbaren Varianten

Bestellbezeichnung	Artikel Nr.	Bemerkungen
CRSL/DO-16-D	11800093	mit DSUB-15 Anschluss Technik

Mitgeliefertes Zubehör

Dokumente
Erste Schritte mit imc CRONOS <i>compact</i> & imc CRONOS-SL (ein Exemplar pro Lieferung)
Gerätezertifikat

Optionales Zubehör

IP65 DSUB-15 Stecker		
ACC/DSUBM-DO8-IP65	15-poliger DSUB-Klemmstecker für 8 digitale Ausgänge	13500220

Technische Daten - CRSL/DO-16

Parameter	Wert typ.	min. / max.	Bemerkungen
Kanäle	16		2 Gruppen je 8 Bit, potentialgetrennt, gemeinsames Bezugspotential ("LCOM") für eine Gruppe
Anschlusstechnik	DSUB-15		ACC/DSUBM-DO8(-IP65)
Isolationsfestigkeit	±50 V		gegen Systemmasse (Schutzerde)
Ausgangskonfiguration	totem pole (Gegentakt) oder open-drain		mit Drahtbrücke ("ODRN" - "LCOM") im Anschlussstecker konfigurierbar
Zustand nach Systemstart	Hochohmig (High-Z)		unabhängig von Ausgangskonfiguration (OPDRN-Pin)
Aktivierung der Ausgangsstufe nach Systemstart	bei erstmaliger Vorbereitung der Messung		mit im Experiment einstellbaren Anfangszuständen (High / Low) in der gewählten Ausgangskonfiguration (OPDRN-Pin)
Ausgangspegel	TTL oder max. $U_{\text{ext}} - 0,8 \text{ V}$		interne potentialfreie Versorgungsspannung durch Anschluss einer externen Versorgungsspannung U_{ext} an „HCOM“, $U_{\text{ext}} = 5 \text{ V}$ bis 30 V
max. Ausgangsstrom (typ.)	<i>HIGH</i> 15 mA 24 V-Logik open-drain open-drain mit intern. 5 V Versorgung	<i>LOW</i> 0,7 A 0,7 A 0,7 A 20 mA	externe Freilaufdiode bei induktiver Last nötig
Ausgangsspannung	<i>HIGH</i> TTL 24 V-Logik ($U_{\text{ext}} = 24 \text{ V}$)	<i>LOW</i> 0,5 · I_{low} 0,5 · I_{low}	bei Laststrom: $I_{\text{high}} = 15 \text{ mA}$, $I_{\text{low}} \leq 0,7 \text{ A}$ $I_{\text{high}} = 22 \text{ mA}$, $I_{\text{low}} \leq 0,7 \text{ A}$
An Klemmen verfügbare interne Versorgungsspannung	5 V, 160 mA potentialfrei (isoliert)		Je 8-Bit Gruppe; $VCC_{\text{int}} = 5 \text{ V}$
Schaltzeit	<165 μs		